

## **VHDL. Du Langage au Circuit, du Circuit au Langage.**

Type de contenu : Texte  
Programme

Type de médiation : sans médiation  
b

Titre(s) : VHDL. Du Langage au Circuit, du Circuit au Langage. [Texte imprimé]

Ensemble : O - 125

Autre(s) responsabilité(s) : Weber, Jacques (1946-....) (Auteur)  
Meaudre, Maurice (1938-2001) (Auteur)  
Masson firme - Éditeur commercial

Editeur, producteur : [Paris] : [Masson] [1997 (cop.)]

Description matérielle : 238 p

Collection : Enseignement de l'électronique 1272-2073

ISBN : 2-225-82957-8

EAN : 9782225829574

Appartient à la collection : Enseignement de l'électronique (France) 1272-2073

Configuration requise : Configuration requise : PC ; 486 ou Pentium ; 16 MB de mémoire vive ; 17 MB pour PeakVHDL/PeakFPGA, 10 MB pour Acrobat reader et 3,5 MB pour les exemples d'espace disque ; Windows 95 ou Windows NT

Sujet - Nom commun : Électronique

Forme, genre ou caractéristiques physiques : non fiction