

Du binaire au processeur : méthodes de conception de circuits magnétiques et exercices

Type de contenu : Texte

Type de médiation : sans médiation

Titre(s) : Du binaire au processeur : méthodes de conception de circuits magnétiques et exercices / Mesnard, Emmanuel

Auteur(s) : Mesnard, Emmanuel

Editeur, producteur : Paris : Ellipses, 2004
(53-Bonchamp-lès-Laval; Impr. Barnéoud)

Description matérielle : 316 p. ; 26 cm

Collection : Technosup niveau B

ISBN : 2-7298-2010-8

Appartient à la collection : Technosup (Paris) 1275-3955 2004

Classification décimale Dewey : 621.381 5 23

Note sur les bibliographies et les index : Index

La couv. porte en sous-titre : Méthodes de conception de circuits numériques et exercices

Résumé ou extrait : Cet ouvrage propose une démarche progressive dans la découverte de l'électronique numérique. Il sert de guide à travers les concepts, les méthodes de base ou avancées, et les techniques. Il expose le principe de fonctionnement des transistors, le pouvoir d'expression de la logique numérique, les techniques de synthèse de fonctions booléennes, d'automates et de systèmes séquentiels, la synthèse structurée des unités de contrôle et de traitement ...

Sujet(s) : circuit électronique
informatique industrielle
électronique numérique

Sujet - Nom commun : Électronique numérique