

VHDL : introduction à la synthèse logique

Type de contenu : Texte Image fixe

Type de médiation : sans médiation

Titre(s) : VHDL : introduction à la synthèse logique [Texte imprimé] / Larcher, Philippe

Auteur(s) : Larcher, Philippe (19..-....) ingénieur

Editeur, producteur : Paris : Eyrolles, 1997
(Paris; Impr. Jouve)

ISBN : 2-212-09584-8

Résumé ou extrait : L'essor des circuits personnalisés, en particulier celui des composants logiques programmables, repose sur les langages et outils de synthèse logique. L'auteur, ingénieur électronicien, spécialiste de l'architecture des calculateurs et des systèmes tempsréel, propose une approche immédiate et concrète, étayée de nombreux exemples et conseils.

Sujet(s) : VHDL (langage)

Sujet - Nom commun : VHDL (langage de description de matériel informatique)
Réseaux logiques programmables