

Architecture des ordinateurs : une approche quantitative

Type de contenu : Texte Image fixe

Type de médiation : sans médiation

Titre(s) : Architecture des ordinateurs : une approche quantitative [Texte imprimé] / Hennessy, John ; Patterson, David

Est une traduction de : Computer architecture : a quantitative approach

Auteur(s) : Hennessy, John L. (1952-....)

Autre(s) auteur(s) : Patterson, David A.

Autre(s) responsabilité(s) : Etienneble, Daniel (Traducteur)

Mention d'édition : 2e éd.

Editeur, producteur : [San Francisco] : MK, Paris : Albany [N.Y.] : Bonn [etc.] : International Thomson publ. France, 1996
(28-Meaucé; Impr. Arts graphiques du Perche)

Description matérielle : 1010 p. : ill. ; 24 cm

ISBN : 2-84180-022-9

Classification décimale Dewey : 621.392 23

Note sur les bibliographies et les index : Bibliogr. p. 899-1002
Index

Résumé ou extrait : Les auteurs ont traité dans cette deuxième édition de nouveaux sujets de pointe tels que le pipeline dans les architectures super-scalaires, les implications des connexions réseau, les architectures multi-processeurs, les performances des entrées-sorties dues au stockage, les caches et les hiérarchies de mémoire. Basés sur des architectures réelles (MIPS R4000, Intel 80x86 et Pentium, PowerPC, HP PA-RISC), tous les exemples ont été revus et complétés par de nouveaux schémas et illustrés par de nouveaux exercices de difficulté progressive.

Sujet(s) : informatique
ordinateur

Sujet - Nom commun : Architecture des ordinateurs